Prova Finale (Progetto di Reti Logiche)

Prof. Gianluca Palermo – Anno 2019/2020

Michele Veroni (Codice Persona - Matricola)

Lorenzo Zane (Codice Persona 10577011 - Matricola 890375)

Non è stata trovata alcuna voce d'indice.

# Introduzione

## Scopo del progetto

La specifica è ispirata al metodo di codifica a bassa dissipazione di potenza denominato “Working Zone”: lo scopo del progetto è implementare un componente hardware, descritto in VHDL, che, preso in ingresso un address (8 bit con indirizzi validi tra 0 e 127) ed un pool di 8 working zone definita come un intervallo di indirizzi di dimensione fissa che parte da un indirizzo base (anch’esso ad 8 bit), calcola se l’address appartiene ad una working zone.

Nella versione da implementare, il numero di bit da considerare per l’indirizzo da codificare è 7 e la dimensione delle working zone è 4 indirizzi incluso quello base.